

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2004 年 4 月 22 日 (22.04.2004)

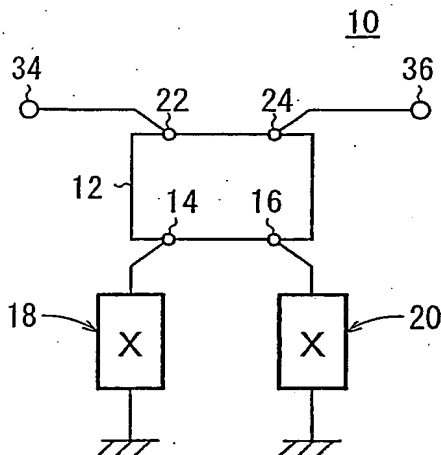
PCT

(10) 国際公開番号
WO 2004/034578 A1

- (51) 国際特許分類⁷: H03H 7/30, H01P 1/18
(21) 国際出願番号: PCT/JP2003/013060
(22) 国際出願日: 2003 年 10 月 10 日 (10.10.2003)
(25) 国際出願の言語: 日本語
(26) 国際公開の言語: 日本語
(30) 優先権データ:
特願 2002-296956
2002 年 10 月 10 日 (10.10.2002) JP
(71) 出願人 (米国を除く全ての指定国について): 双信電機株式会社 (SOSHIN ELECTRIC CO., LTD.) [JP/JP]; 〒385-0021 長野県 佐久市 長土呂 800-38 Nagano (JP).
(72) 発明者; および
(75) 発明者/出願人 (米国についてのみ): 勝俣 逸朗 (KAT-SUMATA, Itsuaki) [JP/JP]; 〒385-0021 長野県 佐久市 長土呂 800-38 双信電機株式会社 浅間工場内 Nagano (JP).
(74) 代理人: 千葉 剛宏, 外 (CHIBA, Yoshihiro et al.); 〒151-0053 東京都 渋谷区 代々木 2 丁目 1 番 1 号 新宿マインズタワー 16 階 Tokyo (JP).
(81) 指定国 (国内): CN, KR, US.
添付公開書類:
— 国際調査報告書
2 文字コード及び他の略語については、定期発行される各 PCT ガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

(54) Title: VARIABLE DELAY LINE

(54) 発明の名称: 可変遅延線



(57) Abstract: First and second reactance parts (18, 20) are connected with the first and second output terminals (14, 16) of a hybrid coupler (12). The first and second reactance parts (18, 20) have a substantially identical reactance X.

(57) 要約: ハイブリッドカプラ (12) の第 1 及び第 2 の出力端子 (14、16) に第 1 及び第 2 のリアクタンス部 (18、20) を接続する。第 1 及び第 2 のリアクタンス部 (18、20) は、それぞれ略同一のリアクタンス X を有する。

WO 2004/034578 A1